|  |  |
| --- | --- |
|  | **Министерство науки и высшего образования Российской Федерации**  **Федеральное государственное бюджетное образовательное учреждение**  **высшего образования**  **«Московский государственный технический университет**  **имени Н.Э. Баумана**  **(национальный исследовательский университет)»**  **(МГТУ им. Н.Э. Баумана)** |

ФАКУЛЬТЕТ **Информатика и системы управления**

КАФЕДРА **Компьютерные системы и сети (ИУ6)**

НАПРАВЛЕНИЕ ПОДГОТОВКИ **09.03.01 Информатика и вычислительная техника**

**Отчет**

|  |  |
| --- | --- |
| **по лабораторной работе №** | 1 |

**Название:**

Программирование портов ввода-вывода микроконтроллеров AVR.

**Дисциплина:** Микропроцессорные системы.

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Студент | ИУ6-62Б |  |  |  | |
|  | (Группа) |  | (Подпись, дата) | | (И.О. Фамилия) |
|  |  |  |  | |  |
| Преподаватель |  |  |  | |  |
|  |  |  | (Подпись, дата) | | (И.О. Фамилия) |

Москва, 2021

**Цель работы:**

* изучение системы команд микроконтроллеров AVR и приемов программирования на языке AVR Aссемблер,
* получение навыков отладки программ в среде отладки AVR Studio 4 и VMLab,
* работа со стартовым набором (платой) STK500.

**Ход работы**

**Задание 1.**

Проверить работу вышеприведенной программы в шаговом режиме работы с помощью симулятора AVR Studio 4.

Проверяем работу кода, заданного в условии, и после изменяем его, чтобы между переключением светодиодов происходила задержка в 0.5 секунд. Измененный код программы представлен ниже:

*.include "m8515def.inc"*

*.def temp = r16*

*.def reg\_led = r20*

*.equ START = 0*

*.equ STOP = 1*

*.org $000*

*rjmp init*

*INIT: ldi reg\_led,0xFE*

*sec*

*set*

*ser temp*

*out DDRB,temp*

*out PORTB,temp*

*clr temp*

*out DDRD,temp*

*ldi temp,0x03*

*out PORTD,temp*

*WAITSTART:*

*sbic PIND,START*

*rjmp WAITSTART*

*LOOP: out PORTB,reg\_led*

*ldi r17, 235*

*d1: ldi r18,255*

*d2: ldi r19, 10*

*d3: dec r19*

*brne d3*

*dec r18*

*brne d2*

*dec r17*

*brne d1*

*sbic PIND,STOP*

*rjmp MM*

*rjmp WAITSTART*

*MM: brts LEFT*

*sbrs reg\_led,0*

*set*

*ror reg\_led*

*rjmp LOOP*

*LEFT: sbrs reg\_led,7*

*clt*

*rol reg\_led*

*rjmp LOOP*

На рисунках 1 и 2 показано системное время до входа в цикл и по кончании выполнения цикла. Время выполнения циклов = 989120.50 - 494561.25 = 494559.25 мс = ~0.5 c.

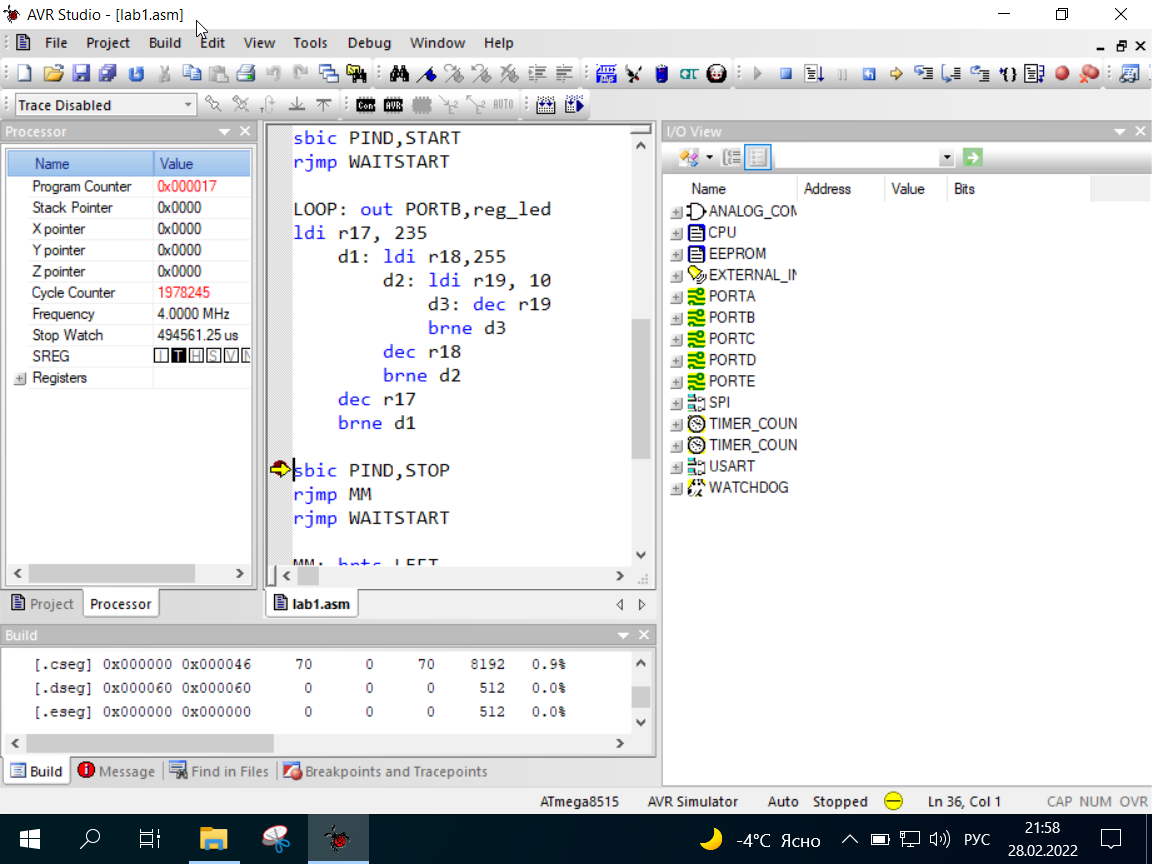


Рисунок 1 – время до входа в цикл

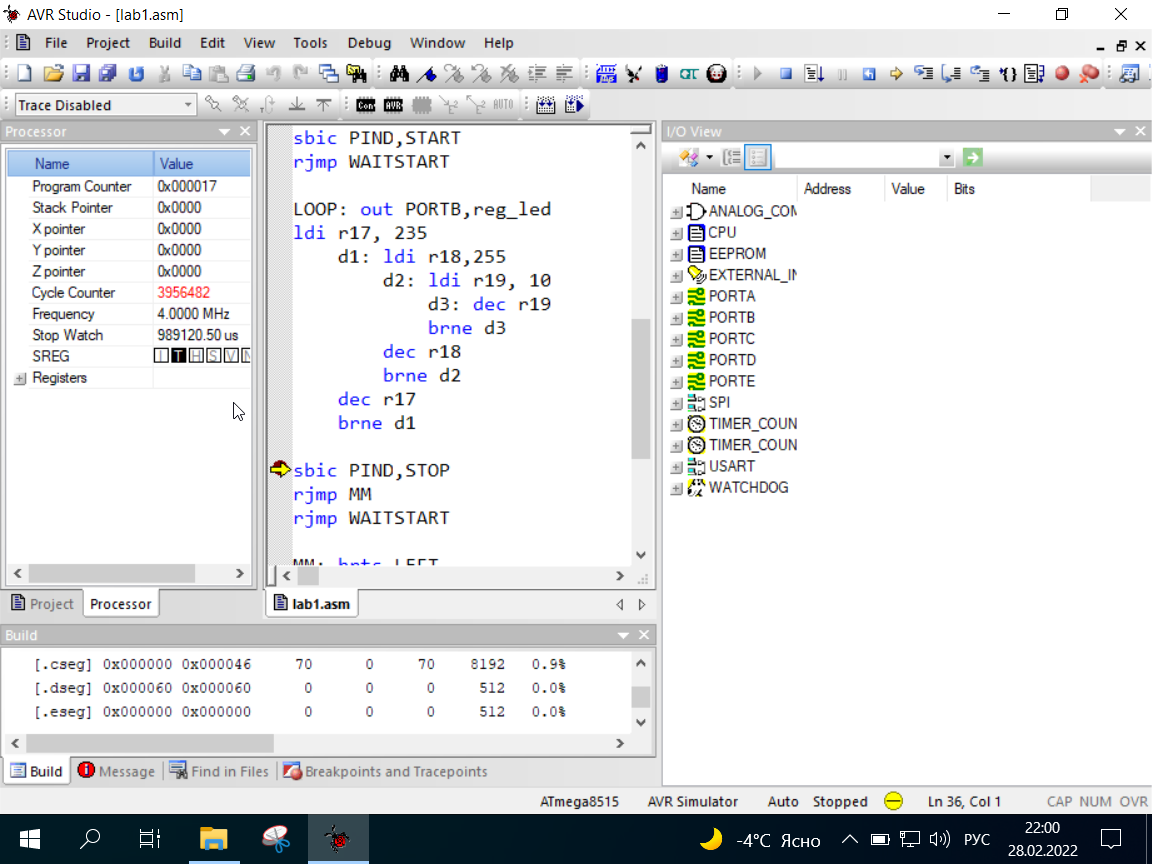


Рисунок 2 – время после исполнения цикла

Схема алгоритма программы показана на рисунке 3.

**Задание 2.**

Проверить работу программы в среде VMLab (или Proteus). Для проверки работы программы в Proteus была создана схема, представленная на рисунке 4.

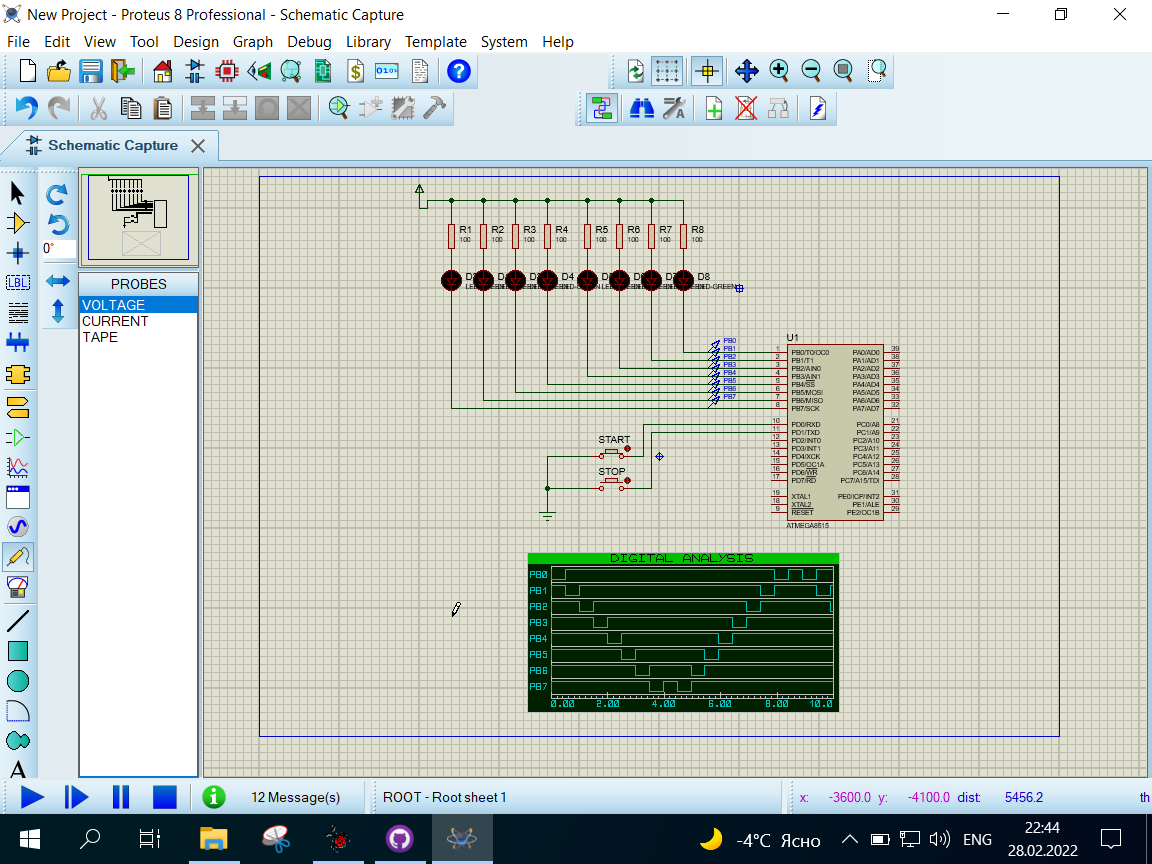


Рисунок 4 – схема в Proteus

С помощью логического анализатора была получена временная диаграмм, представленная на рисунке 5. Как видно, время задержки равно примерно 0.5 c.

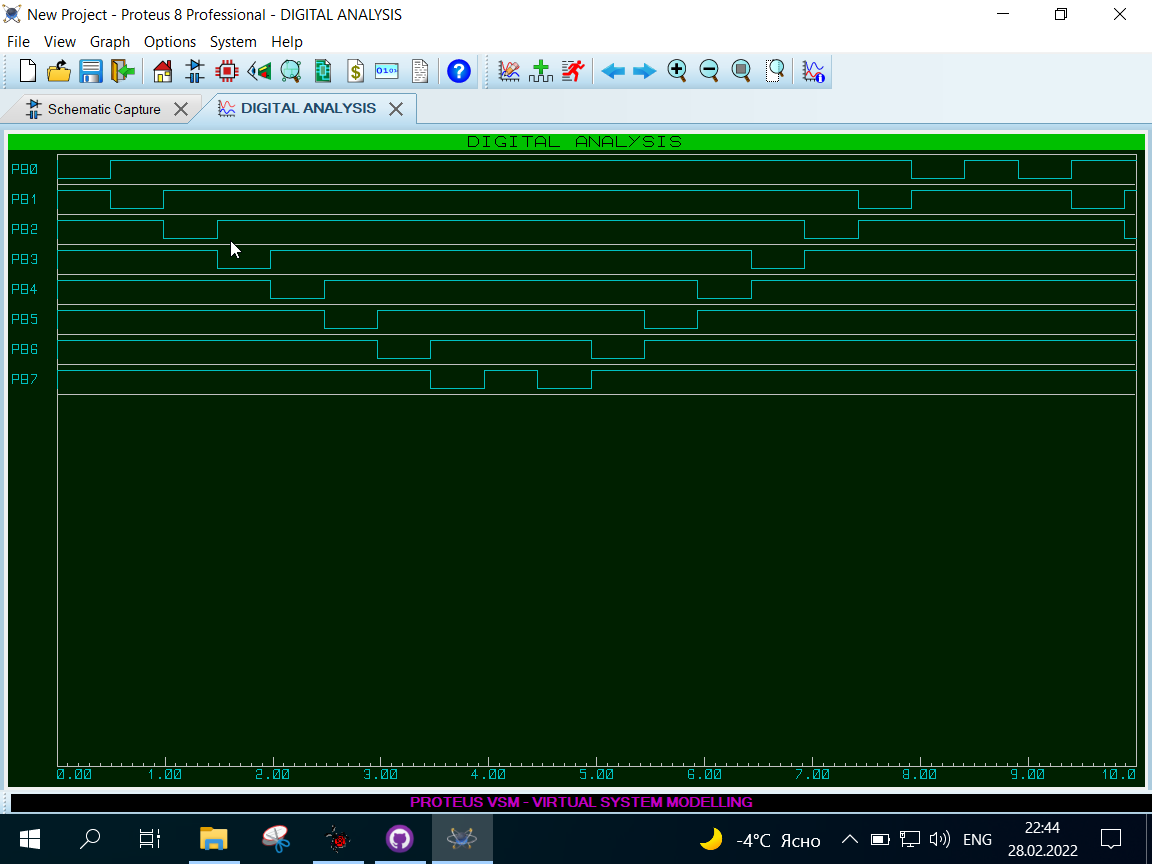


Рисунок 5 – временная диаграмма сигналов

Диаграмма демонстрирует, что программа работает корректно.

**Задание 3.**

По заданию преподавателя изменить программу для переключения светодиодов в заданной последовательности.

Задание для 1 варианта: Непрерывно, перемещая один ВКЛ светодиод, начиная со старшего 7 разряда, вправо до 0 и обратно. Порт индикации PA, задержка 200 мс.

Схема алгоритма программы показана на рисунке 6.

Код, реализующий программу представлен ниже:

*.include "m8515def.inc"*

*.def temp = r16*

*.def reg\_led = r20*

*.equ START = 0*

*.equ STOP = 1*

*.org $000*

*rjmp init*

*INIT: ldi reg\_led,0x7F*

*sec*

*clt*

*ser temp*

*out DDRA,temp*

*out PORTA,temp*

*clr temp*

*out DDRD,temp*

*ldi temp,0x03*

*out PORTD,temp*

*WAITSTART:*

*sbic PIND,START*

*rjmp WAITSTART*

*LOOP: out PORTA,reg\_led*

*ldi r17, 215*

*d1: ldi r18, 255*

*d2: ldi r19, 4*

*d3: dec r19*

*brne d3*

*dec r18*

*brne d2*

*dec r17*

*brne d1*

*sbic PIND,STOP*

*rjmp MM*

*rjmp WAITSTART*

*MM: brts LEFT*

*sbrs reg\_led,1*

*set*

*ror reg\_led*

*rjmp LOOP*

*LEFT: sbrs reg\_led,6*

*clt*

*rol reg\_led*

*rjmp LOOP*

**Задание 4.**

Проверить работу подготовленной программы в VMLab (или Proteus). Запротоколировать работу программы в виде «скриншота» осциллограммы.

Для проверки работы программы в Proteus была создана схема, представленная на рисунке 7.

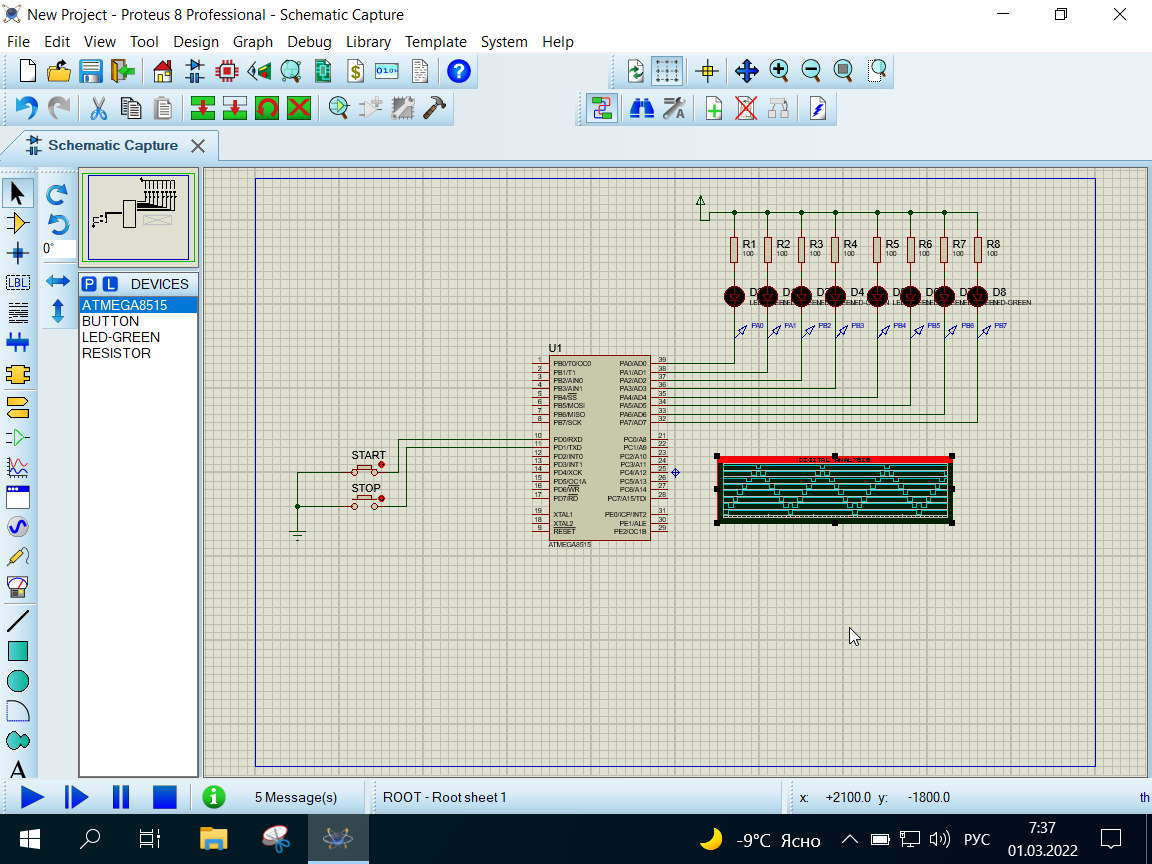


Рисунок 7 – схема в Proteus

С помощью логического анализатора была получена временная диаграмм, представленная на рисунке 8. Как видно, время задержки равно примерно 0.2 c.

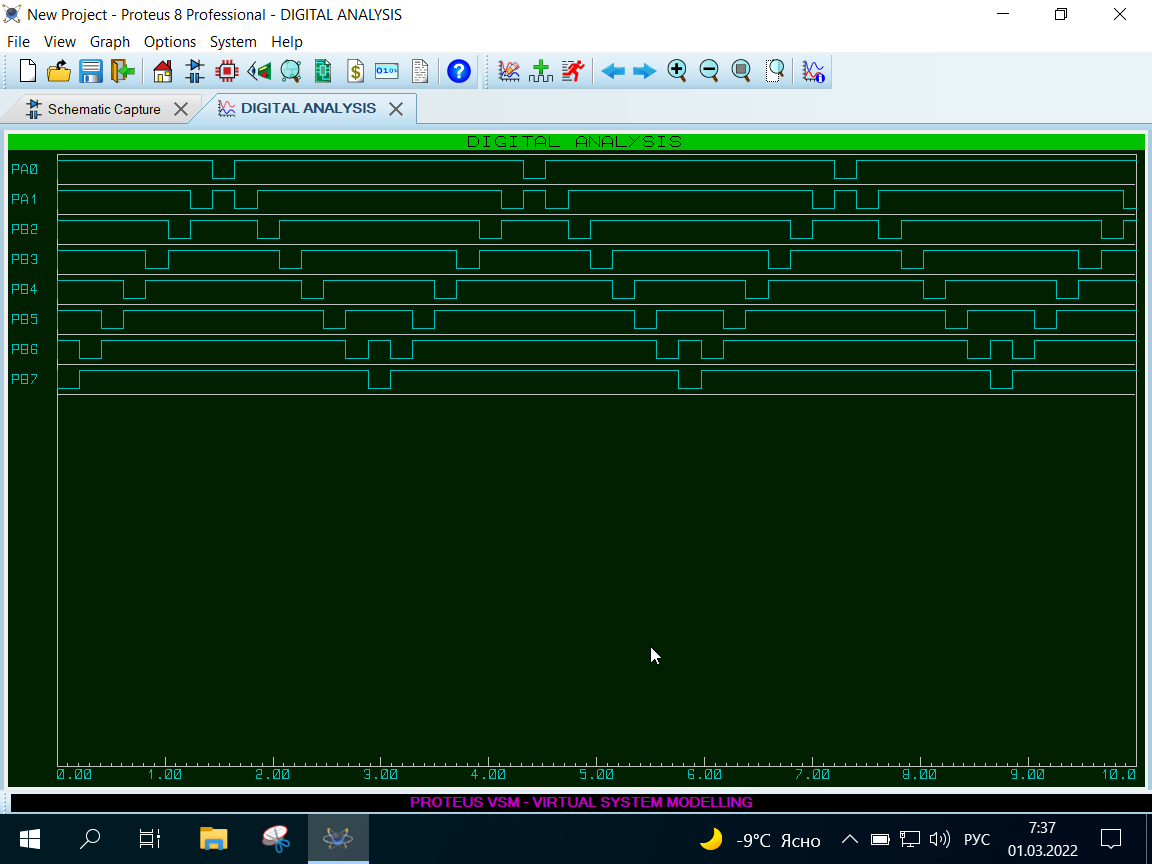


Рисунок 8 – временная диаграмма сигналов

Диаграмма демонстрирует, что программа работает корректно.

**Вывод:** в ходе выполнения лабораторной работы была изучена системы команд микроконтроллеров AVR и приемы программирования на языке AVR Aссемблер, а также получены навыки отладки программ в среде отладки AVR Studio 4 и Proteus. Был получен опыт работы со стартовым набором (платой) STK500.